

Kokkuvõte

Minu Aveiros viibimise eesmärgiks oli intensiivne koostöö uute publikatsioonide loomiseks konverentside ja ajakirjade jaoks. Meie arvutitehnika instituudil ja Aveiro ülikoolil mitmeaastalised suhted, mis tõid kaasa palju artikleid ja raamatuid. Minu doktoritöö kaasjuhendajad on prof. Valeri Skljarov ja ass. Prof. Iouliia Skljarova Aveiro ülikoolist. Me töötame laiendtootluse platvormidega, mis hõlmavad mitmetuumalisi protsessoreid ja programmeeritavat loogikat. Hetkel see teema on eriti aktuaalne ja nõuab keerukate kombinatoorsete ülesannete lahendamist.

Aveiro ülikoolis me töötasime intensiivselt Xilinx FPGA Virtex-7 plaadiga. Me uurisime PCI express protokollide andmeedastuse võimalusi. Veel me uurisime Xilinx IP-koorid mis annavad võimalusi kasutada ARM "AXI memory mapped" ja "AXI stream" liidesed koos PCIe liidesega.

Uued publikatsioonid ajakirjades ja konverentsidel oli planeeritud. Teemad on arvutusmahukate protsesside riistvaralites akseleraatorites „PCI express“ liidesega ja erinevad sortimise algoritmid ristavaras.

Artjom Rjabov